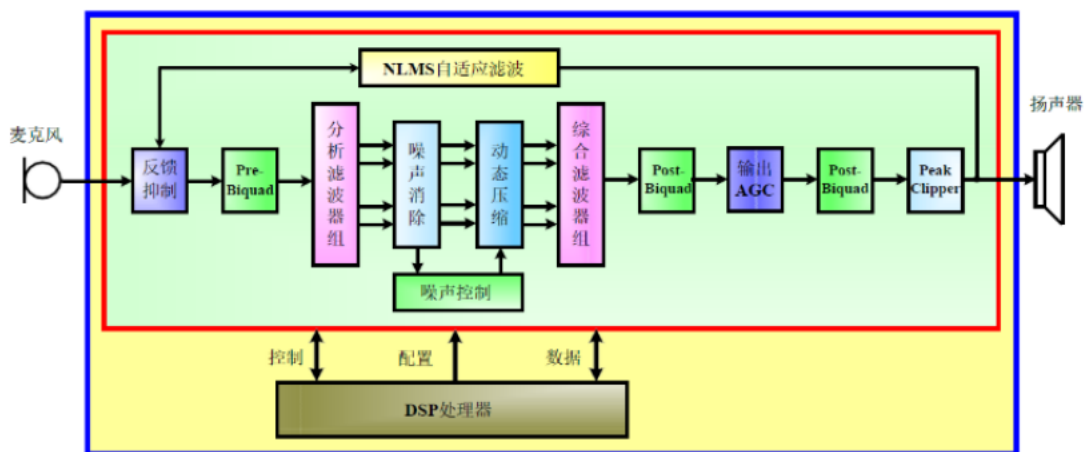


JS0820 语音芯片产品简介

JS0820 是一款低功耗的混合信号 SoC 平台,能够高效灵活的满足智能助听器设计应用。该芯片集成了模拟前端 (AFE)、DSP 核和 D 类放大器等信号处理单元。电压调节器和时钟发生器也都集成在内部,以满足最小化系统的总体应用要求。内部 24 位的 DSP 包括一个特定于应用程序的指令集处理器 (ASIP) 和几个专用加速器,实现了 WDRC、降噪和反馈抵消三种主要算法。JS0820 芯片还集成了一个 256kbits 的 EEPROM,可通过 I2C 接口进行编程和数据代码下载。该芯片采用小型化 LGA 封装,便于集成到从 CIC 到 BTE 的广泛应用中。

特性



- 自适应降噪算法
- 自适应反馈消除
- 最多支持16个通道的WDRC
- 具有可变阈值的AGC
- 支持16频段图形均衡
- 集成4个双二阶滤波器
- 可变范围和步长的模拟/数字音量调节器
- 音量调节/模式变化的差异提示音
- 集成音频专用处理的24位DSP
- 音量/模式关闭时记忆功能
- 高保真音频编解码器
- 语音工作8KHz带宽
- 工作电压1.0~1.5V, 支持锌空气电池
- 正常工作模式1.3mA电流
- 零偏置差分受话器驱动端口
- 符合E1 RoHS
- LGA封装: 24pins, 3.5x6.0x1.31mm³
- QFN封装: 38pins, 4.5x5.5x0.75mm³

典型应用

JS0820 语音芯片产品简介

